Kommentar zum Zeitplan

Verzögerung vom 03.12:

Die Planung für den timer ist nicht abgeschlossen, da die Verwendung von interrupts noch nicht behandelt wurde und diese auch für den timer eine Rolle spielen.

Die endgültige Planung und Realisierung kommt mit der Planung der GPIO interrupts.

Verzögerung vom 07.12:

Die Anwendung von interrupts ist auf diesem Controller sehr unterschiedlich zur Anwendung auf dem STM, daher muss dafür mehr Zeit aufgewendet werden als gedacht.

Verzögerung vom 08.12:

Das Debugging via Code Composer Studio funktioniert nicht. Als Fehlermeldung kommt die Benachrichtigung, 'could not set device VCC'

Der Treiber für das MSP-FET Flash Emulation Tool war veraltet und führte zu Fehlern. Code Composer Studio v7 war selbst veraltet und machte keine automatische Aktualisierung der Treibersoftware. Code Composer Studio v9 wurde installiert und der Treiber aktualisierte sich selbst, worauf hin das Debugging wieder funktionierte. Das ganze brauchte allerdings beinahe einen ganzen Arbeitstag, bis der Fehler gefunden und behoben war und alle Dateien in einem neuen Projekt von CCS v9 gebracht waren.

Verzögerung vom 09.12:

Dadurch, dass für das Board zuerst auf dem OLIMEX programmiert wird, allerdings bereits Code für das Board im Project ist, gibt es ein Durcheinander.

Es wird ein neues Projekt gestartet, ausschliesslich für den OLIMEX.

Verzögerung vom 10.12:

Der Code springt nicht in die ISR, da ich nicht weiterweiss, Adrian gerade keine Zeit hat und ich noch für eine Prüfung lernen muss, schaue ich mir das Problem am Montag zusammen mit Adrian an.

Kommentar vom 14.12. Ich konnte das Problem alleine beheben. Das General Interrupt Enable Bit im SR war nicht gesetzt. Es wurde jetzt mit einem intrinsic Befehl gesetzt. Wie diese Befehle genau funktionieren weiss ich allerdings nicht. Es scheinen Assembler nahe Funktionen mit direktem Einfluss auf den Prozessor zu sein.

" Hochsprachen-Compiler unterstützen häufig sogenannte intrinsische Funktionen, bei denen prozessor­spezifische Operationen in Funktionsaufrufe gekapselt werden. Anders als bei der Verwendung von Inline-Assembler kann der Compiler Intrinsics in vollem Umfang bei Optimierungen berücksichtigen." Wikipedia zu Intrinsische Funktion.